

先端エレクトロニクスDAQセミナー 2016 時間割

2016年9月5日から9日

KEKつくばキャンパス 小林ホール

時間\日付	9/5(月)	9/6(火)	9/7(水)	9/8(木)	9/9(金)
10:00-11:30	/	アナログ回路基礎 (房安貴弘 佐賀大学)	ノイズとASIC開発 (池田博一 JAXA ISAS)	デジタル回路基礎 (内田智久 KEK)	ネットワーク技術 千代浩司(KEK)
11:30-12:30		昼休み			
12:30-14:00	13:30から 計測システム概要 (内田智久 KEK)	アナログ回路基礎 (房安貴弘 佐賀大学)	ノイズとASIC開発 (池田博一 JAXA ISAS)	半導体の放射線影響 (小野田忍 高崎量子応用研究所)	/
14:00-14:10		休憩			
14:10-15:40	計測システム概要 (長坂康史 広島工業大学)	アナログ回路基礎 (房安貴弘 佐賀大学)	デジタル回路基礎 (内田智久 KEK)	半導体の放射線影響 (小野田忍 高崎量子応用研究所)	
15:40-15:50	休憩				
15:50-16:20	計測システム概要 (長坂康史 広島工業大学)	アナログ・デジタル変換技術 (宮原正也 東京工業大学)	デジタル回路基礎 (内田智久 KEK)	ソフトウェア技術 千代浩司(KEK)	
16:20-16:30	休憩				
16:30-18:00	アナログ回路基礎 (房安貴弘 佐賀大学)	アナログ・デジタル変換技術 (宮原正也 東京工業大学)	デジタル回路基礎 (内田智久 KEK)	ソフトウェア技術 千代浩司(KEK)	
18:00-18:30	/	集合写真撮影	/	/	
18:30-20:00		懇親会(希望者のみ)			