

先端エレクトロニクスDAQセミナー 2017 時間割

2017年7月31日(月)から8月3日(木)
KEKつくばキャンパス 4号館セミナーホール

| 時間\日付 | 7/31(月) | 8/1(火) | 8/2(水) | 8/3(木) |
|---------------|---|-------------------------|--------------------------------|----------------------------------|
| 9:00 - 10:30 | | アナログ回路基礎 (房安貴弘 佐賀大学) | アナログ・デジタル変換技術 (宮原正也 KEK) | デジタル回路基礎 (内田智久 KEK) |
| 10:30 - 10:45 | 休憩(15分) | | | |
| 10:45 - 12:15 | | アナログ回路基礎 (房安貴弘 佐賀大学) | アナログ・デジタル変換技術 (宮原正也 KEK) | デジタル回路基礎 (内田智久 KEK) |
| 12:15 - 13:15 | 昼休み(60分) | | | |
| 13:15 - 14:45 | 開会の挨拶(5分)+ システム概要 (長坂康史 広島工業大学) | アナログ回路基礎 (房安貴弘 佐賀大学) | ASIC開発 (宮原正也 KEK) | デジタル回路基礎 (内田智久 KEK) |
| 14:45 - 15:15 | 休憩(30分) | | | |
| 15:15 - 16:45 | ハードウェアおよびソフトウェア概要 (長坂康史 広島工業大学+ 内田智久 KEK) | アナログ回路基礎 (房安貴弘 佐賀大学) | ノイズとASIC開発 (池田博一 JAXA ISAS) | 半導体の放射線影響 (小野田忍 高崎量子応用研究所) |
| 16:45 - 17:00 | 休憩(15分) | 17:00-17:30 集合写真撮影 | 休憩(15分) | |
| 17:00 - 18:30 | 回路技術準備 (房安貴弘 佐賀大学) | | ノイズとASIC開発 (池田博一 JAXA ISAS) | 半導体の放射線影響 (小野田忍 高崎量子応用研究所) |
| 18:30 - | | | 18:30-18:35 閉会の挨拶 | |