

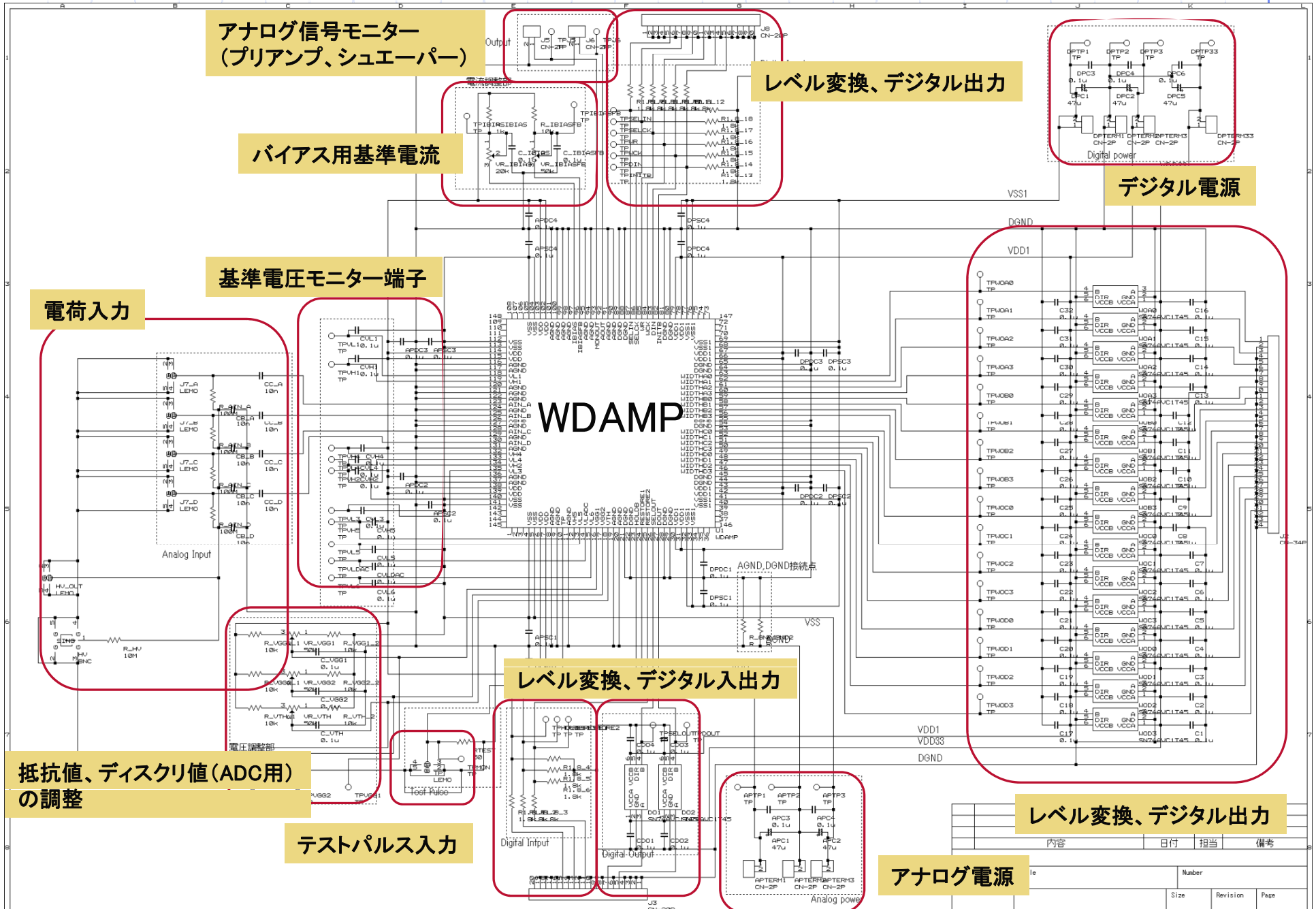
# 試験基板 使い方 資料

2012年2月5日 更新

片寄祐作

横浜国大・工

# WDAMP試験用基板回路図



アナログ信号モニター  
(プリアンプ、シュエーパ)

レベル変換、デジタル出力

デジタル電源

バイアス用基準電流

基準電圧モニター端子

電荷入力

WDAMP

レベル変換、デジタル入出力

抵抗値、ディスクリ値(ADC用)  
の調整

テストパルス入力

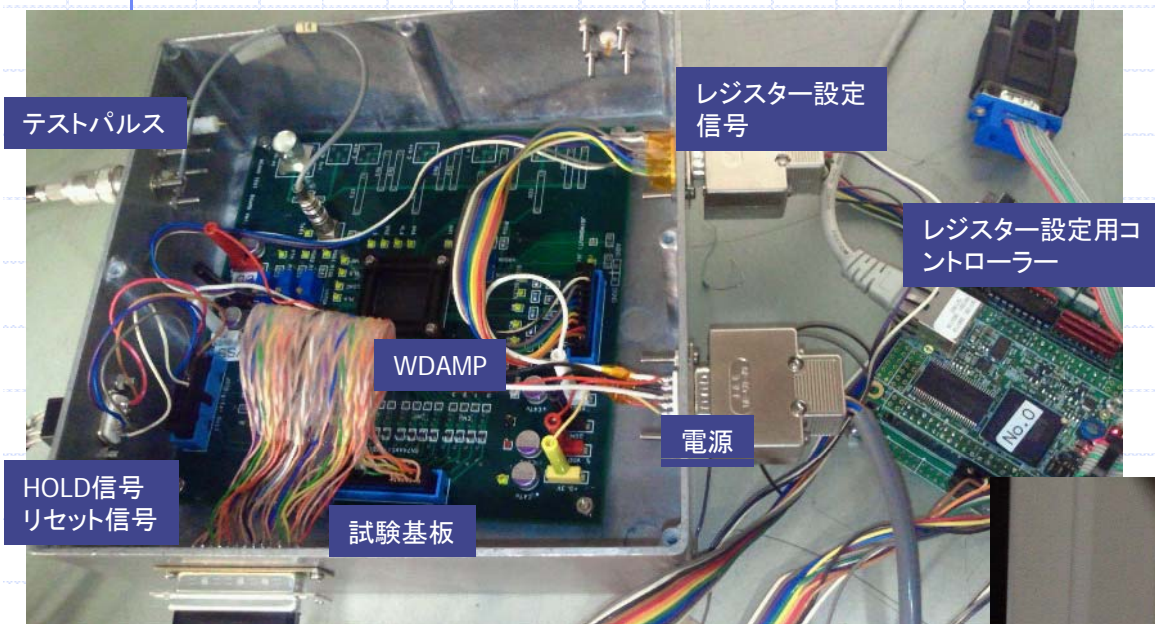
アナログ電源

レベル変換、デジタル出力

内容	日付	担当	備考

Number	Size	Revision	Page

# 測定のセットアップ



⇒ TDC

## 入出力信号例

