

計測と制御 時間割

時間\日付	月曜日	火曜日	水曜日	木曜日	金曜日
8:45-9:15	受付				
9:15-9:20	開会の挨拶 (岡田安弘 高エネルギー加速器研究機構・理事)	アナログ回路基礎 (房安貴弘 佐賀大学)	システム概要 (ハードウェアを中心に) センサーの動作原理と信号処理回路 およびその測定限界 (イントリンジックノイズの考え方) (田中真伸 KEK)	環境耐性(電磁耐性と放射線耐性)とその強化手法 (田中真伸 KEK)	デジタル集積回路(FPGA) (田中真伸 KEK)
9:20-10:45	システム概要 (ソフトウェアを中心に) (長坂康史 広島工業大学)				
10:45-11:00	休憩(15分)				閉会の挨拶 (神山崇 総研大・高エネルギー加速器研究科・研究科長)
11:00-12:30	ソフトウェア概要 (長坂康史 広島工業大学)	アナログ回路基礎 (房安貴弘 佐賀大学)	アナログデジタル変換技術 (宮原正也 KEK)	デジタル技術 (計測システム構築の観点から) (田中真伸 KEK)	
12:30-13:30	昼食(60分)				
13:30-15:00	ソフトウェア技術 (長坂康史 広島工業大学)	アナログ回路基礎 (房安貴弘 佐賀大学)	アナログデジタル変換技術 (宮原正也 KEK)	デジタル回路を構成する素子とデジタル回路技術 (田中真伸 KEK)	
15:00-15:20	休憩(20分)				
15:20-16:50	回路技術準備 (房安貴弘 佐賀大学)	アナログ回路基礎 (房安貴弘 佐賀大学)	集積回路開発 (宮原正也 KEK)	デジタル回路技術とデータ転送技術 (田中真伸 KEK)	
16:50-17:00	集合写真撮影				
17:00-19:00	懇親会				