

# スケジュール

2025年計測と制御

総研大講義(他大学開放講義)

| 時間          | 月曜日                               | 火曜日                                  | 水曜日                            | 木曜日                              | 金曜日                                                           |
|-------------|-----------------------------------|--------------------------------------|--------------------------------|----------------------------------|---------------------------------------------------------------|
| 8:45-9:15   | 受付時間（単位申請者の出欠確認等）                 |                                      |                                |                                  |                                                               |
| 9:15-9:20   | 開会の挨拶(ITDCセンター長)                  | アナログ信号処理<br>(房安貴弘 佐賀大学)              | 集積回路設計<br>(宮原正也 KEK)           | 低温技術<br>(槇田康博 KEK)<br>(岡村崇弘 KEK) | 原子核および固定標的型加速器<br>実験データ収集システム研究開<br>発の現状とR&D連携<br>(大田晋輔 大阪大学) |
| 9:20-10:45  | 全体概要<br>(田中真伸 KEK)                |                                      |                                |                                  |                                                               |
| 10:45-11:00 | 休憩（15分）                           |                                      |                                |                                  |                                                               |
| 11:00-12:30 | 全体概要<br>(田中真伸 KEK)                | アナログ信号処理<br>トランジスタの基礎<br>(房安貴弘 佐賀大学) | デジタル信号処理Ⅰ<br>(本多良太郎 KEK)       | 量子コンピューターの計測制御<br>(三好健文 キュエル)    | 高エネルギーコライダー実験用<br>データ収集システム研究開発の<br>現状とR&D連携<br>(山田悟 KEK)     |
| 12:30-13:30 | 昼食（60分）                           |                                      |                                |                                  |                                                               |
| 13:30-15:00 | 検出器Ⅰ<br>ガスを利用した検出器<br>(小沢恭一郎 KEK) | トランジスタの基礎<br>(房安貴弘 佐賀大学)             | デジタル信号処理Ⅱ<br>(本多良太郎 KEK)       | 検出器システムの制御技術Ⅰ<br>(江成祐二 KEK)      |                                                               |
| 15:00-15:20 | 休憩（20分）                           |                                      |                                |                                  |                                                               |
| 15:20-16:50 | 検出器Ⅱ<br>半導体を利用した検出器<br>(外川学 KEK)  | アナログデジタル変換技術<br>(宮原正也 KEK)           | FPGAを用いたDAQ技術概要<br>(濱田英太郎 KEK) | 検出器システムの制御技術Ⅱ<br>(江成祐二 KEK)      |                                                               |